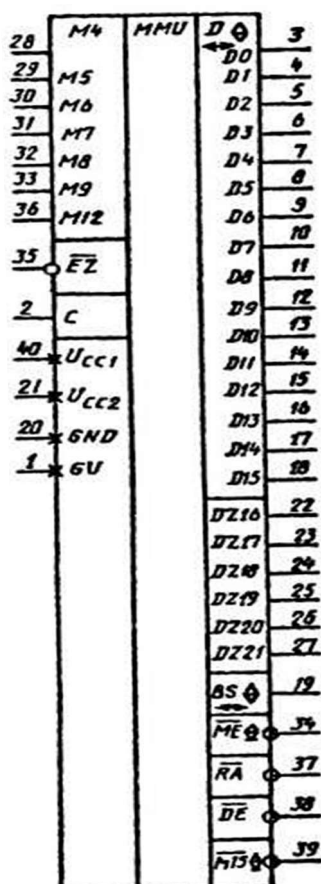


КМ1811ВТ1, КР1811ВТ1

Микросхемы представляют собой диспетчер памяти, обеспечивающий стыковку КН1811ВМ1 с оперативной памятью емкостью до 4 Мбайт. Осуществляют преобразование 16-разрядных логических адресов в 18- или 22-разрядные физические адреса, что обеспечивает расширение объема адресуемой памяти с 64 до 256 кбайт или до 4 Мбайт, функции защиты памяти и обеспечивают разделение областей адресного пространства, используемого в системном режиме и режиме пользователя, различные виды доступа к каждой перемещаемой странице (странице без доступа, странице только для считывания, страница для записи и считывания). Для системного режима и режима пользователя перемещение адресов осуществляется постранично с длиной страницы от 64 байт до 8 кбайт с шагом 64 байт.

В состав ИС входят: шестнадцать 16-разрядных регистров адресов страниц (РАС) памяти системы; десять 16-разрядных регистров описания страниц (РОС) памяти системы; шестнадцать 16-разрядных РАС памяти пользователя; двенадцать 16-разрядных РОС памяти пользователя; четыре 16-разрядных регистра состояний (РС0...РС3); регистры системных команд и микрокоманд; регистры плавающей запятой; логика управления. Корпус типа 2123.40-6, масса не более 7,7 г.



Условное графическое обозначение КМ1811ВТ1, КР1811ВТ1

Электрические параметры

- U_{n1}	5 B $\pm$ 5%
- U_{n2}	12 B $\pm$ 5%

3...18, 19, 34, 37, 38, 39 $\leq 0,5$ B

3...18, 19, 34, 37, 38, 39 $\geq 2,4 \text{ B}$

Входное напряжение высокого уровня по выводу 19 $\geq 2,4$ В

Ток потребления от источника $U_{п1}$ ≤ 75 мА

Ток потребления от источника $U_{п2}$ ≤ 45 мА
 Потребляемая мощность 0,96 Вт
 Время сохранения сигнала микрокоманды, нанокоманды,
 входных данных ≥ 20 нс
 Время установления сигнала нанокоманды,
 входных данных ≤ 110 нс
 Время задержки входных данных, сигнала «готово» ≤ 180 нс
 Время задержки выходных данных ≤ 260 нс
 Время задержки сигнала «запрет» ≤ 250 нс