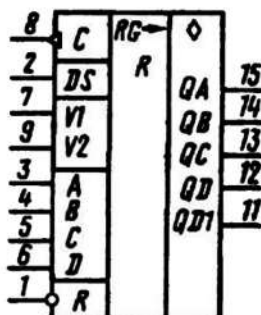


533ИР25 К533ИР25

Микросхема представляет собой 4-разрядный сдвиговый регистр. Содержит 278 интегральных элементов. Корпус типа 402.16-32, масса не более 1,1 г.



Условное графическое обозначение
К533ИР25

Назначение выводов: 1 — вход сброс $\bar{R}$; 2 — вход последовательный DS ; 3, 4, 5, 6 — входы A, B, C, D ; 7 — вход сдвиг на грузки $V1$; 8 — общий; 9 — вход контроль выходов $V2$; 10 — вход тактовый C ; 11 — выход каскадируемый Q_{D1} ; 12, 13, 14, 15 — выходы Q_A, Q_B, Q_C, Q_D ; 16 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В $\pm 10\%$
Выходное напряжение низкого уровня для выходов Q_A, Q_B, Q_C, Q_D	$\leq 0,4$ В
Выходное напряжение высокого уровня:	
для выходов Q_A, Q_B, Q_C, Q_D	$\geq 2,4$ В
для выхода Q_{D1}	$\geq 2,5$ В
Входной ток низкого уровня	$\leq -0,4 $ мА
Входной ток высокого уровня	$\leq 0,02$ мА
Время задержки распространения сигнала при включении:	
для входа R	≤ 35 нс
для входа C	≤ 30 нс
Время задержки распространения сигнала при выключении для входа C	≤ 35 нс

Таблица истинности

Входы								Выходы с тремя состояниями				Каскадируемый выход
R	V1	C	DS	Параллельное				Q _A	Q _B	Q _C	Q _D	Q _{D1}
				A	B	C	D					
0	X	X	X	X	X	X	X	0	0	0	0	0
1	1	1	X	X	X	X	X	Q _{A0}	Q _{B0}	Q _{C0}	Q _{D0}	Q _{D0}
1	1	┐	X	a	b	c	d	a	b	c	d	d
1	0	1	X	X	X	X	X	Q _{A0}	Q _{B0}	Q _{C0}	Q _{D0}	Q _{D0}
1	0	┐	1	X	X	X	X	1	Q _{An}	Q _{Bn}	Q _{Cn}	Q _{Cn}
1	0	┐	0	X	X	X	X	0	Q _{An}	Q _{Bn}	Q _{Cn}	Q _{Cn}

Примечание: X — 0 или 1; ┐ — переход от высокого уровня к низкому; Q_{A0}, Q_{B0}, Q_{C0}, Q_{D0} — состояние до подачи тактового импульса; Q_{An}, Q_{Bn}, Q_{Cn}, Q_{Dn} — состояние до падающего фронта тактового импульса; a, b, c, d — состояние «0» или «1».