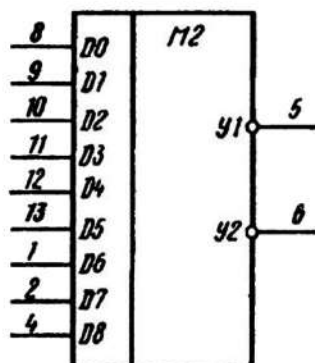


533ИП5, К533ИП5, КБ533ИП5-4

Микросхемы представляют собой девятиразрядную схему контроля четности/нечетности. Содержат 560 интегральных элементов. Корпус типа 401.14-5, масса не более 0,65 г.



Условное графическое обозначение К533ИП5

Назначение выводов: 1 — вход D_6 ; 2 — вход D_7 ; 3 — свободный; 4 — вход D_8 ; 5 — выход $\overline{Y}_1$; 6 — выход $\overline{Y}_2$; 7 — общий; 8 — вход D_0 ; 9 — вход D_1 ; 10 — вход D_2 ; 11 — вход D_3 ; 12 — вход D_4 ; 13 — вход D_5 ; 14 — напряжение питания.

Таблица истинности

Число высоких уровней на входах $D_0 \dots D_8$	Выходы	
	Y_1	Y_2
0, 2, 4, 6, 8	1	0
1, 3, 5, 7	0	1

Электрические параметры

Номинальное напряжение питания		5 В ± 5%
Выходное напряжение низкого уровня		≤ 0,48 В
Выходное напряжение высокого уровня		≥ 2,85 В
Ток потребления		≤ 26 мА
Входной ток низкого уровня		≤ −0,38 мА
Входной ток высокого уровня		≤ 3 мкА
Время задержки распространения при включении:		
по выводам от 1, 2, 4, 8, 9, 11 до 5;		
от 10, 12, 13 до 6		≤ 45 нс
по выводам от 10 до 5; от 1, 8, 11 до 6		≤ 50 нс
Время задержки распространения при выключении:		
по выводам от 1, 2, 4, 8, 9, 11 до 5;		
от 10, 12, 13 до 6		≤ 50 нс
по выводам от 10 до 5; от 1, 8, 11 до 6		≤ 35 нс