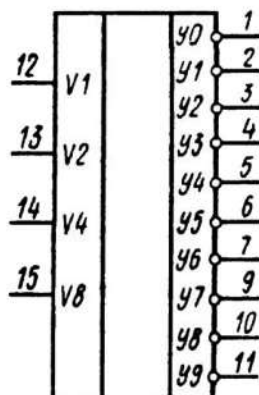


533ИД6 К533ИД6

Микросхема представляет собой двоично-десятичный дешифратор 4 на 10. Содержит 274 интегральных элемента. Корпус типа 402.16-32, масса не более 1,2 г.



Условное графическое обозначение К533ИД6

Назначение выводов: 1 — выход $\bar{Y}_0$; 2 — выход $\bar{Y}_1$; 3 — выход $\bar{Y}_2$; 4 — выход $\bar{Y}_3$; 5 — выход $\bar{Y}_4$; 6 — выход $\bar{Y}_5$; 7 — выход $\bar{Y}_6$; 8 — общий; 9 — выход $\bar{Y}_7$; 10 — выход $\bar{Y}_8$; 11 — выход $\bar{Y}_9$; 12 — вход V_1 ; 13 — вход V_2 ; 14 — вход V_4 ; 15 — вход V_8 ; 16 — напряжение питания.

Таблица истинности

Входы				Выходы									
V_8	V_4	V_2	V_1	$\bar{Y}_0$	$\bar{Y}_1$	$\bar{Y}_2$	$\bar{Y}_3$	$\bar{Y}_4$	$\bar{Y}_5$	$\bar{Y}_6$	$\bar{Y}_7$	$\bar{Y}_8$	$\bar{Y}_9$
0	0	0	0	0	1	1	1	1	1	1	1	1	1
0	0	0	1	1	0	1	1	1	1	1	1	1	1
0	0	1	0	1	1	0	1	1	1	1	1	1	1
0	0	1	1	1	1	1	0	1	1	1	1	1	1
0	1	0	0	1	1	1	1	0	1	1	1	1	1
0	1	0	1	1	1	1	1	1	0	1	1	1	1
0	1	1	0	1	1	1	1	1	1	0	1	1	1
0	1	1	1	1	1	1	1	1	1	1	0	1	1
1	0	0	0	1	1	1	1	1	1	1	1	0	1
1	0	0	1	1	1	1	1	1	1	1	1	1	0

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,5 В
Выходное напряжение высокого уровня	≥ 2,7 В
Ток потребления	≤ 13 мА
Входной ток низкого уровня	≤ −0,4 мА
Входной ток высокого уровня	≤ 20 мкА
Время задержки распространения при включении (выключении) от входов V1, V2, V3, V4 до вы- ходов Y:	
через два логических вентиля	≤ 25 нс
через три логических вентиля	≤ 30 нс

Предельно допустимые режимы эксплуатации

Максимальное входное напряжение низкого уровня	0,5 В
Максимальное входное напряжение высокого уровня	2,7 В
Максимальное входное напряжение	5,25 В
Максимальный выходной ток низкого уровня	8 мА
Максимальный выходной ток высокого уровня	0,4 мА
Максимальная емкость нагрузки	15 пФ
Температура окружающей среды	− 10...+ 70° С