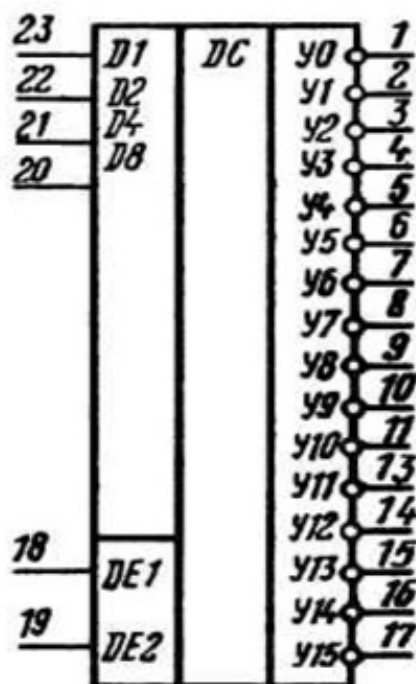


К533ИДЗ

Микросхема представляет собой дешифратор-демультиплексор 4×16.
Корпус типа 4118.24-1, масса не более 2 г.



Условное графическое обозначение К533ИДЗ

Назначение выводов: 1 - выход дешифратора $\overline{Y0}$; 2 - выход дешифратора $\overline{Y1}$; 3 - выход дешифратора $\overline{Y2}$; 4 - выход дешифратора $\overline{Y3}$; 5 - выход дешифратора $\overline{Y4}$; 6 - выход дешифратора $\overline{Y5}$; 7 - выход дешифратора $\overline{Y6}$; 8 - выход дешифратора $\overline{Y7}$; 9 - выход дешифратора $\overline{Y8}$; 10 - выход дешифратора $\overline{Y9}$; 11 - выход дешифратора $\overline{Y10}$; 12 - общий; 13 - выход дешифратора $\overline{Y11}$; 14 - выход дешифратора $\overline{Y12}$; 15 - выход дешифратора $\overline{Y13}$; 16 - выход дешифратора $\overline{Y14}$; 17 - выход дешифратора $\overline{Y15}$; 18 - вход блокировки DE1, 19 - вход блокировки DE2; 20 - вход информационный D8; 21 - вход информационный D4; 22 - вход информационный D2; 23 - вход информационный D1; 24 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	5В ± 10%
Выходное напряжение низкого уровня	≤ 0,4 В
Выходное напряжение высокого уровня	≥ 2,5 В
Входной ток низкого уровня	≤ -0,4 мА
Входной ток высокого уровня.....	≤ 0,02 мА

Время задержки распространения сигнала при $R_H = 2 \text{ кОм}$, $C_H = 15 \text{ пФ}$:
при включении:

- от входов D до выходов $\bar{Y}$ через три логических элемента ... $\leq 33 \text{ нс}$
- от входов DE до выходов $\bar{Y}$ $\leq 27 \text{ нс}$

при выключении:

- от входов D до выходов $\bar{Y}$ через три логических элемента ... $\leq 36 \text{ нс}$
- от входов DE до выходов $\bar{Y}$ $\leq 30 \text{ нс}$

Предельно допустимые режимы эксплуатации

Минимальный входной (вытекающий) ток при прямом
напряжении не менее минус 1,5 В -18 мА

Ток короткого замыкания на выходе

(кратковременно не более 1 с)..... -100.. -20 мА

Температура окружающей среды -10...+70° С