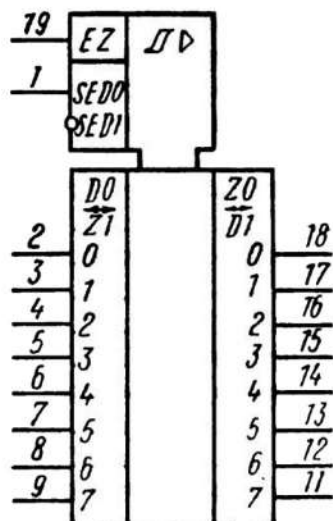


533АП6 К533АП6

Микросхема представляет собой восьмиканальный двунаправленный формирователь с тремя состояниями на выходе. Содержит 423 интегральных элемента. Корпус типа 4118.24-1, масса не более 3,2 г.



Условное графическое обозначение К533АП6

Назначение выводов: 1 — вход выбора данных SED0/D1; 2 — вход/выход первого канала шины D0 (три состояния); 3 — вход/выход второго канала шины D0 (три состояния); 4 — вход/выход третьего канала шины D0 (три состояния); 5 — вход/выход четвертого канала шины D0 (три состояния); 6 — вход/выход пятого канала шины D0 (три состояния); 7 — вход/выход шестого канала шины D0 (три состояния); 8 — вход/выход седьмого канала шины D0 (три состояния); 9 — вход/выход восьмого канала шины D0 (три состояния); 10 — общий; 11 — вход/выход восьмого канала шины D0 (три состояния); 12 — вход/выход седьмого канала шины D1 (три состояния); 13 — вход/выход шестого канала шины D1 (три состояния); 14 — вход/выход пятого канала шины D1 (три состояния); 15 — вход/выход четвертого канала шины D1 (три состояния); 16 — вход/выход третьего канала шины D1 (три состояния); 17 — вход/выход второго канала шины D1 (три состояния); 18 — вход/выход первого канала шины D1 (три состояния); 19 — разрешение состояния высокого импеданса EZ; 20 — напряжение питания.

Таблица истинности

Вход		Режим
<i>EZ</i>	<i>SED0/D1</i>	
0	0	Передача от <i>D1</i> к <i>Z1</i>
0	1	Передача от <i>D0</i> к <i>Z0</i>
1	X	Состояние «выключено»

Примечание: X — неопределенность.

Электрические параметры

Номинальное напряжение питания $5 \text{ В} \pm 5\%$
 Выходное напряжение низкого уровня $\leq 0,5 \text{ В}$
 Выходное напряжение высокого уровня $\geq 2 \text{ В}$
 Ток потребления при низком уровне выходного напряжения $\leq 90 \text{ мА}$
 Ток потребления при высоком уровне выходного напряжения $\leq 70 \text{ мА}$
 Ток потребления при выключенном состоянии выходов $\leq 95 \text{ мА}$
 Входной ток низкого уровня $\leq |-0,2| \text{ мА}$
 Входной ток высокого уровня $\leq 20 \text{ мкА}$
 Выходной ток выключенного состояния:
 низкого уровня $\leq |-20| \text{ мкА}$
 высокого уровня $\leq 10 \text{ мкА}$
 Время задержки распространения сигнала при переходе из состояния высокого (низкого) уровня в состояние низкого (высокого) уровня напряжения от входа шины *D* до выхода *Z0* и от входа шины *D1* до выхода *Z1* $\leq 18 \text{ нс}$
 Время задержки распространения сигнала при переходе из выключенного состояния в состояние низкого (высокого) уровня напряжения на выходе *Z1*, *Z0* от входа разрешения состояния высокого импеданса *EZ* $\leq 40 \text{ нс}$
 Время задержки распространения сигнала при переходе из состояния низкого (высокого) уровня в выключенное состояние на выходе *Z1*, *Z0* от входа разрешения состояния высокого импеданса *EZ* ... $\leq 45 \text{ нс}$