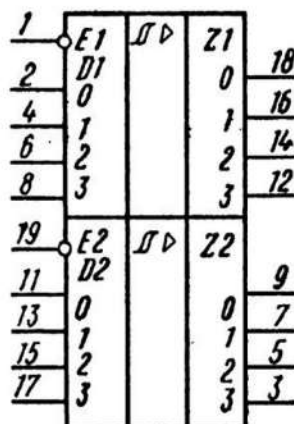


К533АП5

Микросхема представляет собой два четырехканальных формирователя с тремя состояниями на выходе. Содержит 232 интегральных элемента. Корпус типа 4152ю.20-1, масса не более 3,6 г.



Условное графическое обозначение К533АП5

Назначение выводов: 1 — вход разрешения передачи информации $\bar{E}1$; 2 — вход нулевого разряда $D1.0$; 3 — выход третьего разряда $Z2.3$ (три состояния); 4 — вход первого разряда $D1.1$; 5 — выход второго разряда $Z2.2$ (три состояния); 6 — вход второго разряда $D1.2$; 7 — выход первого разряда $Z2.1$ (три состояния); 8 — вход третьего разряда $D1.3$; 9 — выход нулевого разряда $Z2.0$ (три состояния); 10 — общий; 11 — вход нулевого разряда $D2.0$; 12 — выход третьего разряда $Z1.3$ (три состояния); 13 — вход первого разряда $D2.1$; 14 — выход второго разряда $Z1.2$ (три состояния); 15 — вход второго разряда $D2.2$; 16 — выход первого разряда $Z1.1$ (три состояния); 17 — вход третьего разряда $D2.3$; 18 — выход нулевого разряда $Z1.0$ (три состояния); 19 — вход разрешения передачи информации $\bar{E}2$; 20 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,5 В
Выходное напряжение высокого уровня	≥ 2 В
Ток потребления при низком уровне выходного напряжения	≤ 46 мА
Ток потребления при высоком уровне выходного напряжения	≤ 23 мА
Ток потребления при выключенном состоянии выходов	≤ 54 мА
Входной ток низкого уровня	≤ −0,2 мА
Входной ток высокого уровня	≤ 20 мкА
Выходной ток выключенного состояния:	
низкого уровня	≤ −20 мкА
высокого уровня	≤ 20 мкА
Время задержки распространения сигнала при переходе из состояния высокого уровня в состояние низкого уровня от входа <i>D</i> до выхода <i>Z</i>	≤ 18 нс
Время задержки распространения сигнала при переходе из состояния низкого уровня в состояние высокого уровня от входа <i>D</i> до выхода <i>Z</i>	≤ 14 нс
Время задержки распространения сигнала при переходе из выключенного состояния в состояние низкого уровня от входа $\overline{E1}$ до выхода <i>Z</i> и от входа $\overline{E2}$ до выхода <i>Z</i>	≤ 30 нс
Время задержки распространения сигнала при переходе из состояния низкого уровня в выключенное состояние от входа $\overline{E1}$ до выхода <i>Z</i> и от входа $\overline{E2}$ до выхода <i>Z</i>	≤ 35 нс
Время задержки распространения сигнала при переходе из выключенного состояния в состояние высокого уровня от входа $\overline{E1}$ до выхода <i>Z</i> и от входа $\overline{E2}$ до выхода <i>Z</i>	≤ 23 нс
Время задержки распространения сигнала при переходе из состояния высокого уровня в выключенное состояние от входа $\overline{E1}$ до выхода <i>Z</i> и от входа $\overline{E2}$ до выхода <i>Z</i>	≤ 45 нс