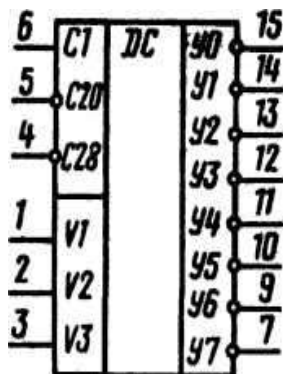


К530ИД7

Микросхема представляет собой двоичный дешифратор на восемь направлений. Содержит 266 интегральных элементов. Корпус типа 402.16-25, масса не более 1,5 г.



Условное графическое обозначение К530ИД7

Назначение выводов: 1 - вход (кодирующий) V1; 2 - вход V2; 3 - вход V3; 4 - вход (стробирующий) $\overline{C28}$; 5 - вход $\overline{C20}$; 6 - вход C1; 7 - выход $\overline{Y7}$; 8 - общий; 9 - выход $\overline{Y6}$; 10 - выход $\overline{Y5}$; 11 - выход $\overline{Y4}$; 12 - выход $\overline{Y3}$; 13 - выход $\overline{Y2}$; 14 - выход $\overline{Y1}$; 15 - выход $\overline{Y0}$; 16 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В $\pm$ 5%
Выходное напряжение низкого уровня	$\leq 0,5$ В
Выходное напряжение высокого уровня	$\geq 2,7$ В
Ток потребления	≤ 74 мА
Входной ток низкого уровня	$\leq -2 $ мА
Входной ток высокого уровня	$\leq 0,05$ мА
Время задержки распространения при включении по выводам:	
- от 1 до 9; от 2 до 10, 11; от 3 до 12, 13, 14, 15	$\leq 10,5$ нс
- от 1 до 7, 14; от 2 до 9, 12, 13; от 3 до 10, 11	≤ 12 нс
- от 4 до 7, 9, 10, 11; от 5 до 12, 13, 14, 15;	
от 6 до 7, 9, 10, 11, 12, 13, 14, 15	≤ 11 нс
Время задержки распространения при выключении по выводам:	
- от 1 до 9; от 2 до 10, 11; от 3 до 12, 13, 14, 15	≤ 7 нс
- от 1 до 7, 14; от 2 до 9, 12, 13; от 3 до 10, 11	≤ 12 нс
- от 4 до 7, 9, 10, 11; от 5 до 12, 13, 14, 15	≤ 8 нс
- от 6 до 7, 9, 10, 11, 12, 13, 14, 15	≤ 11 нс

Предельно допустимые режимы эксплуатации

Максимальный выходной ток низкого уровня	20 мА
Максимальный выходной ток высокого уровня	-1 мА
Максимальная емкость нагрузки	15 пФ
Температура окружающей среды	-10...+70 °С