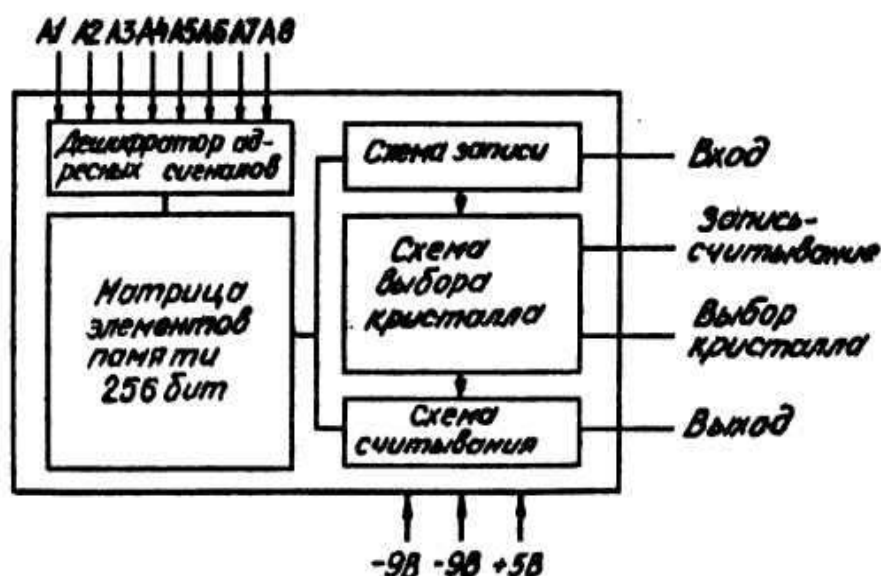


К527РУ2

Микросхема представляет собой матрицу-накопитель-статистического ОЗУ емкостью 256 бит со схемами управления. Содержит 1828 интегральных элементов. Корпус типа 401.16-32, масса не более 1,2 г.



Структурная схема К527РУ2

Назначение выводов: 1, 2 - входы адресные А5, А6; 3 - выход; 4, 5 - входы адресные А3, А4; 6 - вход адресный А1; 7 - напряжение питания управления ($U_{п1}$); 8 - напряжение питания матрицы ($U_{п2}$); 9 - вход адресный А2; 10 - свободный; 11 - вход; 12 - вход разрешения записи-считывания EWRRD; 13, 14 - входы адресные А7, А8; 15 - вход выбора кристалла CS; 16 - напряжение смещения подложки ($U_{см}$).

Электрические параметры

Номинальное напряжение питания:

- $U_{п1}$, $U_{п2}$	-9 В $\pm$ 5%
- $U_{см}$	5 В $\pm$ 5%

Выходное напряжение высокого уровня $\geq$ 4 В

Выходной ток низкого уровня $\geq$ 2,5 мА

Ток потребления $\leq$ 30 мА

Суммарный ток утечки на входах $\leq$ 10 мкА

Время считывания $\leq$ 1000 нс

Предельно допустимые режимы эксплуатации К527

Напряжение питания управления	-9,45...-8,55 В
Напряжение питания матрицы	-9,45...-8,55 В
Напряжение смещения подложки	4,75...5,25 В
Входное напряжение высокого уровня	$\geq 4,5$ В
Входное напряжение низкого уровня	$\leq 0,4$ В
Допустимое значение статического потенциала	100 В
Температура окружающей среды	-45...+55 °С