

1623PT2A**1623PT2Б**постоянное запоминающее устройство
однократнопрограммируемое**Назначение**

КМОП микросхема интегральная. Представляет собой постоянное запоминающее устройство с возможностью однократного программирования. Предназначена для использования в радиоэлектронной аппаратуре специального назначения.

Зарубежный прототип

- прототип HM6664 фирмы Harris

Особенности

- информационная ёмкость 65 536 бит
- организация 8192 x 8 бит
- категория качества ВП или ОСМ

Обозначение технических условий

- БКО.347.630-02 ТУ

Диапазон температур

- диапазон рабочих температур от - 60 до + 125 °С

Корпусное исполнение

- корпус 4119.28-6

Назначение выводов

Вывод	Назначение	Вывод	Назначение
№1	-	№15	Выход информационный D3
№2	Вход адреса A12	№16	Выход информационный D4
№3	Вход адреса A7	№17	Выход информационный D5
№4	Вход адреса A6	№18	Выход информационный D6
№5	Вход адреса A5	№19	Выход информационный D7
№6	Вход адреса A4	№20	Вход выбора микросхем CS
№7	Вход адреса A3	№21	Вход адреса A10
№8	Вход адреса A2	№22	Вход разрешения выхода E0
№9	Вход адреса A1	№23	Вход адреса A11
№10	Вход адреса A0	№24	Вход адреса A9
№11	Выход информационный D0	№25	Вход адреса A8
№12	Выход информационный D1	№26	Вход разрешения выхода E0
№13	Выход информационный D2	№27	Вход разрешения программирования кристалла EPR
№14	Общий вывод OV	№28	Вывод питания от источника напряжения U



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте:

<http://www.integral.by>