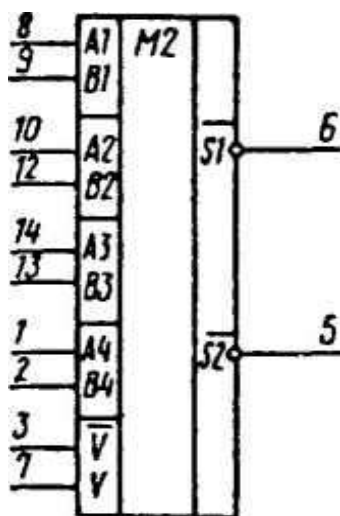


К134ИП2

Микросхема представляет собой восьмиразрядную схему контроля четности и нечетности. Корпус типа 401-14-5, масса не более 1 г.



Условное графическое обозначение К134ИП2

Назначение выводов: 1, 2, 3, 8, 9, 10, 12, 13 - входы информационные; 4 - напряжение питания (+ U_n); 5 - выход «четная сумма»; 6 - выход «нечетная сумма»; 7 - вход управления; 11 - напряжение питания (- U_n).

Электрические параметры

Номинальное напряжение питания	5 В $\pm$ 10%
Выходное напряжение низкого уровня	$\leq 0,3$ В
Выходное напряжение высокого уровня	$\geq 2,6$ В
Входной ток низкого уровня:	
- по входам 1, 2, 8, 9, 10, 12, 13, 14	$\leq 0,18$ мА
- по входам 3, 7	$\leq 0,36$ мА
Входной ток высокого уровня:	
- по входам 1, 2, 8, 9, 10, 12, 13, 14	≤ 12 мкА
- по входам 3, 7	≤ 24 мкА
Ток потребления	≤ 10 мА
Ток короткого замыкания	2... 20 мА
Время задержки распространения сигнала при включении и выключении:	
- от информационного входа до выхода	≤ 360 нс
- от входа управления до выхода	≤ 100 нс

Предельно допустимые режимы эксплуатации

Напряжение питания	4,5... 5,5 В
Емкость нагрузки	≤ 40 пФ
Длительность фронта и длительность среза входного прямоугольного импульса	≤ 200 нс
Мощность, рассеиваемая внутри корпуса без теплоотвода	≤ 100 мВт
Тепловое сопротивление корпуса в воздухе без обдува	$0,25$ °С/мВт
Максимальная частота переключения	$\leq 1,5$ МГц