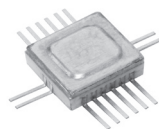


1308EY5Y, 1308EY5AY

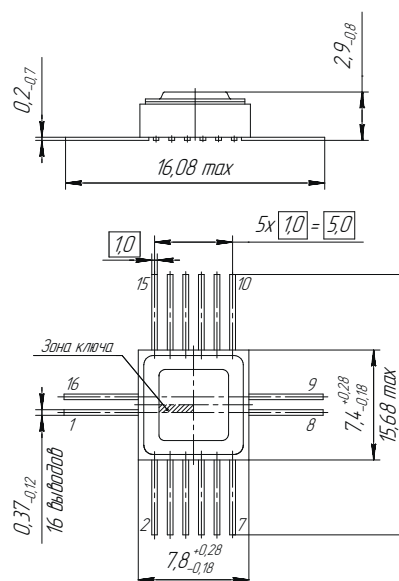
АЕЯР.431420.665-04 ТУ

Драйвер затворов МОП - транзисторов
с контроллером синхронного выпрямителя
вторичной обмотки прямоходового преобразователя.

Схемы преобразователей.
 $T_{\text{экспл}}: -60^{\circ}\text{C} \dots +125^{\circ}\text{C}$



1,8	Общий вывод выходных драйверов, OV1
2,3	Выход драйвера обратного ключа, CG
4,5	Вывод питания выходных драйверов, Ucc2
6,7	Выход драйвера прямого ключа, FG
9,13	Общий вывод схемы управления, OV2
10	Не используется
11	Вход таймера, TIMER
12	Вход синхронизации драйвера, SYNC
14	Неинвертирующий вход датчика тока, CS+
15	Инвертирующий вход датчика тока, CS-
16	Вывод питания схемы управления, Ucc1



Металлокерамический корпус Н04.16-2В

Наименование параметра, единица измерения (режим измерения при $T_{\text{корп.}} = +25^{\circ}\text{C}$)	Буквенное обозначение	Значение параметров		Примечание
		не менее	не более	
Напряжение срабатывания, В 1308EY5Y 1308EY5AY	$U_{\text{СРБ1}}$	— —	4,5 4,8	—
Напряжение срабатывания по выводу TIMER, В 1308EY5Y 1308EY5AY	$U_{\text{СРБ2}}$	0,9 0,8	1,1 1,1	—
Напряжение срабатывания по выводу CS+, мВ 1308EY5Y, 1308EY5AY	$U_{\text{СРБ3}}$	7,5	3,5	—
Напряжение срабатывания положительное по выводу SYNC, В 1308EY5Y 1308EY5AY	$U_{\text{СРБ4}}$	1,0 0,85	1,8 1,5	—
Напряжение срабатывания отрицательное по выводу SYNC, В 1308EY5Y 1308EY5AY	$U_{\text{СРБ5}}$	-1,8 -1,5	-1,0 -0,85	—
Напряжение гистерезиса, В 1308EY5Y, 1308EY5AY	$U_{\text{ГИСТ1}}$	0,20	1,00	1
Напряжение гистерезиса положительного напряжения срабатывания по выводу SYNC, В 1308EY5Y, 1308EY5AY	$U_{\text{ГИСТ2}}$	0,05	0,40	1
Напряжение гистерезиса отрицательного напряжения срабатывания по выводу SYNC, В 1308EY5Y, 1308EY5AY	$U_{\text{ГИСТ3}}$	0,05	0,40	1

Возможна поставка в бескорпусном исполнении разделенными или не разделенными на кристаллы

1. 2. 5. ДРАЙВЕР ЗАТВОРОВ МОП-ТРАНЗИСТОРОВ



1308EY5Y, 1308EY5AY

Продолжение

Наименование параметра, единица измерения (режим измерения при T _{окр. ср.} = +25°C)	Буквенное обозначение	Значение параметров		Примечание
		не менее	не более	
Входное напряжение срабатывания схемы ограничения по выводу TIMER, В	U _{ВХ1}	–	3,0	1
Входное напряжение срабатывания схемы ограничения по выводу CS+, В	U _{ВХ2}	–	14,0	–
Пиковый ток по выводам FG и CG, А	I _{ВЫХ}	1,0	–	–
Ток потребления, мА (U _{SYNC} = 0) (f _{SYNC} =100кГц, C _{FG} =C _{CG} =4 700 пФ)	I _{ПОТ1}	–	1,0	–
	I _{ПОТ2}	–	15,0	
Входной ток по выводу TIMER, мкА (U _{TMR} = 0)	I _{ВХ1}	–10,0	–	–
Входной ток по выводу CS+,мкА	I _{ВХ2}	–1,0	1,0	2
Входной ток по выводу CS–, мкА	I _{ВХ3}	–1,0	1,0	2
Входной ток по выводу SYNC,мкА	I _{ВХ4}	–10,0	10	2
Сопротивление верхнего ключа по выводам FG, CG в открытом состоянии, Ом	R _{ВЫХ1}	–	1,2	2
		–	1,5	
Сопротивление нижнего ключа по выводам FG, CG в открытом состоянии, Ом	R _{ВЫХ2}	–	1,2	–
		–	1,5	
Время спада сигнала на выводе TIMER, нс (τ ≥ 75нс)	t _{СП1}	–	120	2
Время задержки распространения при включении, нс (τ≥ 75 нс)	t ^{1,0} _{ЗД.Р}	–	120	2
		–	180	
Время задержки распространения при выключении, нс (τ ≥ 75 нс)	t ^{0,1} _{ЗД.Р}	–	120	2
		–	180	
Время нарастания, нс (τ ≥ 75 нс)	t _{НАР1} t _{НАР2}	–	50	2
	по выводу FG по выводу CG			
Время спада, нс (τ ≥ 75 нс)	t _{СП2} t _{СП3}	–	50	2
	по выводу FG по выводу CG			
Напряжение питания, В	U _П	4,5	–	
		4,9	–	
		–	12,0	
		– минимальное		
– максимальное				
1308EY5Y, 1308EY5AY				

Примечания:

1. Параметр гарантируется конструкцией.
2. τ – длительность импульса по выводу SYNC.
3. Режимы измерения параметров приведены в таблице 6 АЕЯР.431420.665-04 ТУ.