

1109KT11

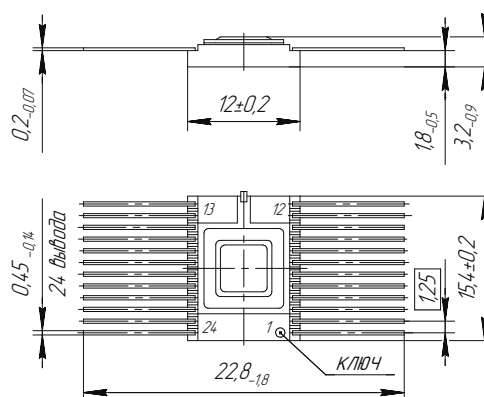
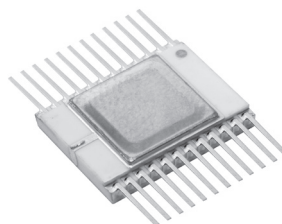
6K0.347.406-07 TY

Четырехканальный коммутатор тока с логикой на входе

Управление состоянием магнитных цепей.

$T_{\text{экспл}}: -60^{\circ}\text{C} \dots +125^{\circ}\text{C}$

1	Ввод информации в разряд 4 входного регистра, D4
2	Ввод информации в разряд 3 входного регистра, D3
3	Ввод информации в разряд 2 входного регистра, D2
4	Ввод информации в разряд 1 входного регистра, D1
5	Разрешение записи в регистр формирователя 1, EWR3
6	Контрольный выход 1, CH1
7	Общая шина логической части схемы, 0V#
8	Выход канала 1 формирователя 1, F11
9	Выход канала 2 формирователя 1, F21
10	Вход цепи обратной связи формирователя 1, = Л
11, 13	Общая шина аналоговой части схемы, 0V
12	Вход замыкания цепи нагрузки, А
14	Вход цепи обратной связи формирователя 2, =
15	Выход канала 2 формирователя 2, F22
16	Выход канала 1 формирователя 2, F12
17	Питание + 5 В, 5 V#
18	Выбор каналов формирователей, SWT
19	Запуск формирователей, ST
20	Контрольный выход 2, CH2
21	Разрешение записи в регистр формирователя 2, EWR4
22	Обнуление входного регистра, R
23	Разрешение 1 записи во входной регистр, EWR1
24	Разрешение 2 записи во входной регистр, EWR2



Металлокерамический корпус 4118.24 -1Н.

1. 2. 2. ИНТЕГРАЛЬНЫЕ МИКРОСХЕМЫ УПРАВЛЕНИЯ НАГРУЗКАМИ



1109KT11

Продолжение

Наименование параметра, единица измерения (режим измерения при $T_{\text{окр. ср.}} = +25^{\circ}\text{C}$)	Буквенное обозначение	Значение параметров	
		не менее	не более
Остаточное напряжение, В ($U_{\text{CC}} = 4,5 \text{ В}$, $U_{\text{S}} = 20 \text{ В}$, $I_{\text{S}} = 1 \text{ А}$)	U_{DC}	-	5,0
Выходное напряжение высокого уровня, В ($U_{\text{CC}} = 4,5 \text{ В}$, $U_{\text{S}} = 20 \text{ В}$, $I = 7 \text{ мА}$)	U_{OH}	2,4	-
Прямое падение напряжения на демпфирующем диоде, В ($I_{\text{F}} = 30 \text{ мА}$)	U_{F}	-	2,5
Напряжение срабатывания стабилитрона, В	U_{Z}	22	64
Входной ток низкого уровня управляющего напряжения, мА ($U_{\text{CC}} = 5,5 \text{ В}$, $U_{\text{IL}} = 0,4 \text{ В}$, $U_{\text{IH}} = 5,5 \text{ В}$) по входам: D1- D4 EWR1-EWR4, ST, R, SWT	I_{IL}	-	0,54 0,18
Входной ток высокого уровня управляющего напряжения, мА ($U_{\text{CC}} = 5,5 \text{ В}$, $U_{\text{IL}} = 0,4 \text{ В}$, $U_{\text{IH}} = 5,5 \text{ В}$) по входам: D1- D4 EWR1-EWR4, ST, R, SWT	I_{IH}	-	45 15
Ток утечки аналогового выхода, мкА ($U = 44 \text{ В}$)	I_{LD}	-	10
Ток потребления от источника питания, мА ($U_{\text{CC}} = 5,5 \text{ В}$, $U_{\text{S}} = 20 \text{ В}$, $U_{\text{IL}} = 0,4 \text{ В}$, $U_{\text{IH}} = 2,4 \text{ В}$) при низком уровне выходного напряжения при высоком уровне выходного напряжения	I_{CCL} I_{CCH}	- -	65 45
Время включения по входам EWR3, EWR4, мкс ($U_{\text{CC}} = 5 \text{ В}$, $U_{\text{S}} = 20 \text{ В}$)	t_{ON}	-	1,2
Время выключения по входам EWR3, EWR4, мкс ($U_{\text{CC}} = 5 \text{ В}$, $U_{\text{S}} = 20 \text{ В}$)	t_{OFF}	-	1,8
Управляющее напряжение низкого уровня, В	U_{IL}	-0,5	0,7
Управляющее напряжение высокого уровня, В	U_{IH}	2,0	5,5
Напряжение питания логической части микросхемы, В	U_{CC}	4,5	5,5
Коммутируемое напряжение, В постоянное постоянное импульсное	U_{S}	18 - -	22 44 100
Формируемый ток, А	I_{S}	1,0	3,0
Длительность импульсов по входам R, EWR1- EWR4, мкс	τ	0,5	-
Максимальная рабочая частота по входам R, EWR1- EWR4, МГц	f	-	1,0

Возможна поставка в бескорпусном исполнении разделенными или не разделенными на кристаллы