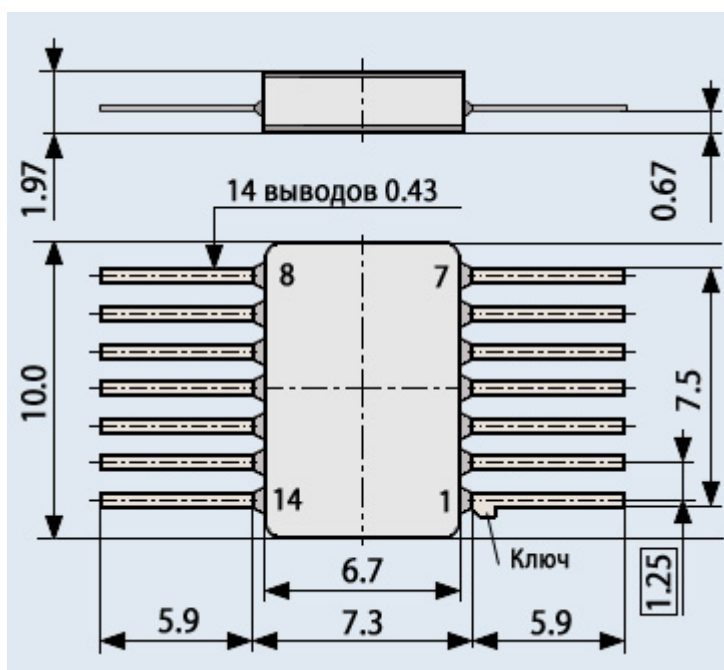


Микросхема 1533ИП6



Цифровая интегральная схема транзисторной логики с диодами Шоттки серии ТТЛ.

Микросхемы 1533ИП6 представляют собой четырехшинный приемопередатчик с инверсными выходами и тремя состояниями на выходе и применяются в качестве интерфейсной схемы в системах с центральной организацией обмена информацией.

Особенностью 1533ИП6 является независимое управление каждой группой выходов для реализации высокоимпедансного состояния на всех выходах.

Предназначены для работы в узлах и блоках радиоэлектронной аппаратуры специального назначения.

Выпускаются в прямоугольном металlostеклянном корпусе для монтажа на печатную плату.

Маркировка микросхем и схема соединения электродов с выводами указывается на корпусе.

Корпус типа 401.14-5.

Категория качества: «ВП», «ОСМ».

Технические условия:

- приемка «5» БК0.347.364-18ТУ;
- приемка «7» БК0.347.364-18ТУ, ПО.070.052.

Зарубежный аналог: SN54ALS242.

Основные технические и эксплуатационные характеристики:

- Напряжение питания: $5,0 \text{ В} \pm 10\%$;
- Ток потребления, не более: 26 мА;
- Допустимое значение потенциала статического электричества: 200 В;
- Диапазон рабочих температур: $-60^\circ\text{C} \dots +125^\circ\text{C}$.

Гарантийный срок хранения 25 лет.

Гарантийная наработка микросхем:

- 100000 часов в режимах и условиях, допускаемых ТУ;
- 120000 часов в облегченном режиме.

Гарантийная наработка исчисляется в пределах гарантийного срока хранения.